


METHOD OF FORMING POROUS SILICA FILM

Patent number: JP2004143029
Publication date: 2004-05-20
Inventor: YAMADA KAZUHIRO; FUJII NOBUTOSHI
Applicant: ULVAC CORP
Classification:
- international: C23C18/12; H01L21/316; C23C18/00; H01L21/02;
(IPC1-7): C01B33/12
- european: C23C18/12; H01L21/316P
Application number: JP20030032189 20030210
Priority number(s): JP20030032189 20030210; JP20020247190 20020827

Also published as:

 US6946161 (B2)
US2004058079 (A1)
CN1495868 (A)

Report a data error here

Abstract of JP2004143029

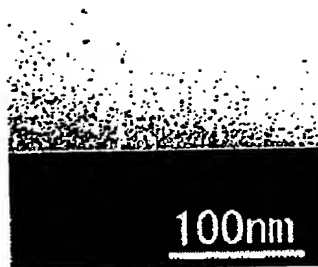
PROBLEM TO BE SOLVED: To provide a method of forming a porous silica film having mechanical strength.

SOLUTION: The porous silica film is formed by using one or more kinds of nonionic surfactant(s) having a surface tension of ≥ 45 mN/m at 25 [deg.]C when the concentration expressed according to the Du Nouy method is 0.1 wt.%, where a mixed solution comprising this nonionic surfactant, a hydrolyzable alkoxysilane compound, water, and an alcohol is coated on a substrate and the surfactant in the mixed solution is decomposed or burned out. A surfactant having a rational formula 1: OH (CH<SB>2</SB>CH<SB>2</SB>O)<SB>x</SB> (CH(CH<SB>3</SB>)CH<SB>2</SB>O)<SB>y</SB> (CH<SB>2</SB>CH<SB>2</SB>O)<SB>x</SB>H (wherein x and y denote each an integer satisfying $1 \leq x \leq 185$ and $5 \leq y \leq 70$, respectively) is suitable for the above. The mixed solution with further addition of a dimethyldialkoxysilane compound is also usable.
COPYRIGHT: (C)2004,JPO

(a)



(b)



BEST AVAILABLE COPY

Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2004-143029

(P2004-143029A)

(43) 公開日 平成16年5月20日(2004.5.20)

(51) Int.Cl.⁷

CO1B 33/12

F1

CO1B 33/12

C

テーマコード(参考)

4G072

審査請求 未請求 請求項の数 6 OL (全 10 頁)

(21) 出願番号 特願2003-32189 (P2003-32189)
 (22) 出願日 平成15年2月10日(2003.2.10)
 (31) 優先権主張番号 特願2002-247190 (P2002-247190)
 (32) 優先日 平成14年8月27日(2002.8.27)
 (33) 優先権主張国 日本国(JP)

(出願人による申告) 国等の委託研究の成果に係る特許出願(平成14年度新エネルギー・産業技術総合開発機構「次世代半導体材料・プロセス基盤技術開発」委託研究、産業活力再生特別措置法第30条の適用を受けるもの)

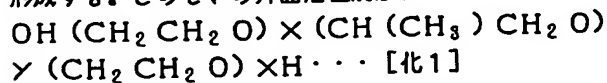
(71) 出願人 000231464
 株式会社アルバック
 神奈川県茅ヶ崎市萩園2500番地
 (74) 代理人 100060025
 弁理士 北村 欣一
 (74) 代理人 100099287
 弁理士 吉岡 正志
 (72) 発明者 山田 和弘
 静岡県裾野市須山1220-1 株式会社
 アルバック半導体技術研究所内
 (72) 発明者 藤井 宜年
 静岡県裾野市須山1220-1 株式会社
 アルバック半導体技術研究所内
 Fターム(参考) 4G072 AA25 BB09 BB15 GG03 HH30
 JJ47 LL06 LL11 RR01 RR11
 RR12 UU01 UU30

(54) 【発明の名称】 多孔質シリカ膜の形成方法

(57) 【要約】

【課題】 機械的強度を備えた多孔質シリカ膜を形成する方法を提供する。

【解決手段】 界面活性剤として、Du Nouy法表示により0.1重量%濃度及び25℃において45mN/m以上の表面張力を備えた1種類以上の非イオン性界面活性剤を用い、この非イオン性界面活性剤と加水分解性のアルコキシシラン化合物と水とアルコールとを混合して成る混合溶液を基板上に塗布した後、この混合溶液中の界面活性剤を分解または燃焼して多孔質シリカ膜を形成する。このときの界面活性剤は、



(x及びyは、それぞれ、 $1 \leq x \leq 185$ 及び $5 \leq y \leq 70$ を満たす整数を示す。)

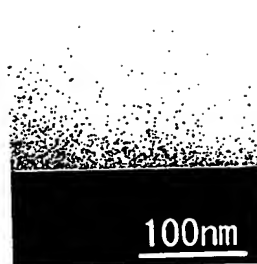
示性式【化1】で示されるものが好適である。また、上記混合溶液に、さらに、ジメチルジアルコキシシラン化合物を添加したものを用いても良い。

【選択図】 図4

(a)



(b)



BEST AVAILABLE COPY

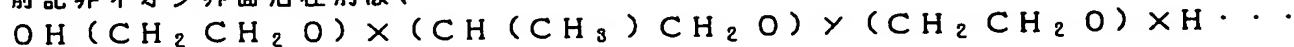
【特許請求の範囲】

【請求項1】

加水分解性のアルコキシシラン化合物と水とアルコールと界面活性剤とを用いる多孔質シリカ膜の形成方法において、前記界面活性剤として、DuNoY法表示により0.1重量%濃度及び25℃において45mN/m以上の表面張力を備えた1種類以上の非イオン性界面活性剤を用い、該非イオン性界面活性剤と前記アルコキシシラン化合物と水とアルコールとを混合して成る混合溶液を基板上に塗布した後に、該混合溶液中の前記界面活性剤を分解または燃焼することを特徴とする多孔質シリカ膜の形成方法。

【請求項2】

前記非イオン界面活性剤は、



【化1】

(示性式【化1】中、 \times 及び γ は、それぞれ、 $1\leq x\leq 185$ 及び $5\leq \gamma\leq 70$ を満たす整数を示す。)

【化1】で表されるポリオキシエチレンーポリオキシプロピレン縮合物から成ることを特徴とする請求項1に記載の多孔質シリカ膜の形成方法。

【請求項3】

前記混合溶液の混合比を、前記アルコキシシラン化合物1モルに対して、前記水8～50モル及び前記【化1】で示されるポリオキシエチレンーポリオキシプロピレン縮合物0.1～0.5モルとしたことを特徴とする請求項2に記載の多孔質シリカ膜の形成方法。

【請求項4】

前記混合溶液に、さらに、



・【化2】

(示性式【化2】中、置換基Rはメチル基またはエチル基を示す。)

【化2】で示されるジメチルジアルコキシシラン化合物0.05～0.5モルを添加したことを特徴とする請求項3に記載の多孔質シリカ膜の形成方法。

【請求項5】

前記界面活性剤として、前記非イオン性界面活性剤にさらに陽イオン性または非イオン性界面活性剤を混合して成る混合界面活性剤を用いることを特徴とする請求項1乃至4のいずれか1項に記載の多孔質シリカ膜の形成方法。

【請求項6】

前記界面活性剤の分解または燃焼により、断面透過式電子顕微鏡で観察可能な虫食穴状空孔構造のシリカ膜として形成されることを特徴とする請求項1乃至5のいずれか1項に記載の多孔質シリカ膜の形成方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は多孔質シリカ膜の形成方法に関する。多孔質シリカ膜は、優れた低比誘電率特性から半導体用絶縁膜として、また、優れた低屈折率特性からディスプレイ分野での低屈折率光学膜として有用である。

【0002】

【従来の技術】

加水分解性のアルコキシシラン化合物と水ーアルコール系の溶媒と孔形成材料とを用いた混合溶液を基板上で焼成処理して得られる多孔質シリカ膜は、LSIなどの銅配線の層間絶縁膜用途で半導体用材料として、また、透明導電膜に積層した際の内部発光の高効率取り出しを可能とするディスプレイ用材料として有望である。さらに、太陽電池などにおいて、外部からの入射光に対する反射防止など新規用途への応用も可能である。

【0003】

このように多孔質シリカ膜が着目されるのは、ゾルーゲル法による湿式工程の簡便さに加

10

20

30

40

50

え、2.5以下の低比誘電率特性や低屈折率特性によるものである。(例えば、非特許文献1及び2参照。)

【0004】

しかしながら、その一方で、多孔質構造や機械的な強度不足が不安視される。例えば、半導体プロセスにおいて、銅デュアルゲマシム(象細工)配線構造の形成のため化学的機械的研磨(CMP)を行う際や、ボンディング装置により高速のワイヤボンディングを行う際に、構造上の強度不足から多孔質膜が破壊されることがある。そして、多孔質膜の実用化を阻む要因は、こうした強度不足や、空孔内への水分吸着による絶縁性能劣化のいずれにあるとされる。また、ディスプレイ分野においても、多孔質膜の強度不足対策として、その強度を補うための補強層を中間層として積層構造に追加することがある。このような対策は多層構造の簡素化要求に逆行するものであるため、多孔質シリカ膜の強度不足は、その膜厚縮小や表面平坦化の追求と並んで重要な問題となっている。

【0005】

【非特許文献1】

H. Hanakata, S. Matsuno, M. Miyamoto, T. Ioka and T. Tanabe, 「アドバンスドメタリゼーションカンファレンス予稿集(Proc. Advanced metallization Conf.)」, 2000年, P. 103

【非特許文献2】

K. Suzuki, Y. Nakata, I. Sugiura, T. Owada, S. Fukuyama and E. Yano, 「アドバンスドメタリゼーションカンファレンス予稿集(Proc. Advanced metallization Conf.)」, 2001年, P. 4

【0006】

【発明が解決しようとする課題】

本発明は、上記問題点に鑑み、従来指摘されてきた強度不足を解消するような機械的強度を備えた多孔質シリカ膜を形成する方法を提供することを課題としている。この場合に求められる強度は、例えば、半導体分野やディスプレイ分野における実用化水準に合致することを想定している。

【0007】

【課題を解決するための手段】

上記課題を解決するため、本発明の多孔質シリカ膜の形成方法は、加水分解性のアルコキシシラン化合物と水とアルコールと界面活性剤とを用い、この際に、界面活性剤としてDu Nouy法表示により0.1重量%濃度及び25℃において45mN/m以上の表面張力を備えた1種類以上の非イオン性界面活性剤を用い、この非イオン性界面活性剤とアルコキシシラン化合物と水-アルコール系溶媒とを混合して成る混合溶液を基板上に塗布した後、この混合溶液中の界面活性剤を分解または燃焼するものとした。

【0008】

これにより、ソルゲル法などの湿式処理を経た後、上記した界面活性剤の分解や燃焼のための焼成処理などを行って形成される多孔質シリカ膜は、表面張力の大きな界面活性剤のための液晶を鑄型として多数の空孔を生成するので空隙強度が改善される。そして、このような空孔が多数形成された膜全体においても強度が向上し、形成される多孔質シリカ膜は十分な機械的強度を備えることができる。なお、上記中のDu Nouy法は、種々の表面張力測定法の中で輪環法による静的測定法に分類されるものである。

【0009】

この場合、前記非イオン界面活性剤として、上記示性式【化1】で表されるポリオキシエチレン-ポリオキシプロピレン縮合物を好適例とすることができる。このような縮合物は骨格の長い直鎖構造であり、臨界ミセル濃度以上のある濃度では様々な形態の液晶を作る。この液晶を鑄型として形成される多孔質シリカ膜中の空孔は長手方向が極端に長い構造で形成される。また、空孔間に存在するシリカ壁の厚さも均一となるため応力が加わった

時、応力集中がなく高強度の構造となる。

【0010】

上記した混合溶液は、アルコキシシラン化合物1モルに対して、水8～50モル及び上記【化1】で示されるポリオキシエチレンーポリオキシプロピレン縮合物0.1～0.5モルの混合比としたものを好適例とする。

また、さらに好ましくは、上記した混合溶液に、上記【化2】で示されるジメチルジアルコキシシラン化合物0.05～0.5モルを添加したもの、即ち、アルコキシシラン化合物1モルに対して、水8～50モル及びポリオキシエチレンーポリオキシプロピレン縮合物(【化1】)0.1～0.5モル、ジメチルジアルコキシシラン化合物(【化2】)0.05～0.5モルの混合比としたものを用いることができる。

10

【0011】

上記の混合溶液を用いて形成される多孔質シリカ膜は、この混合溶液中の界面活性剤の分解または燃焼により、虫食穴状空孔構造となることが断面透過式電子顕微鏡で観察されるにもかかわらず、ヘキサゴナル構造などの周期構造の多孔質膜に劣らない強度を備えることが判明した。

【0012】

【発明の実施の形態】

本発明の多孔質シリカ材料の形成方法は、多孔質シリカ材の前駆体たるアルコキシシラン化合物溶液を酸加水分解またはアルカリ加水分解して得られる溶液を加熱処理して、この前駆体溶液中の溶媒や水、酸またはアルカリ触媒などを蒸発させ、その後、界面活性剤を

20

【0013】

また、上記の加熱処理前に、多孔質シリカ材料の前駆体溶液を基板上にスピンコート等により塗布して材料の形成を行うと、このような形成方法は基板上的多孔質シリカ膜の成膜工程となる。

【0014】

多孔質シリカ材料の前駆体としてはテトラエトキシシラン(以下TEOSとも言う。)のようなシリコンアルコキシドが用いられる。加水分解の触媒としては、酸によるものでもアルカリによるものであってもよく、酸加水分解による場合、硝酸や塩酸などの無機酸、ギ酸などの有機酸を用いることができ、また、アルカリ加水分解による場合はアンモニア等を用いることができる。

30

【0015】

界面活性剤としては、上記【化1】で示すポリオキシエチレンーポリオキシプロピレン縮合物などの非イオン性界面活性剤を用いることが好ましく、この界面活性剤が分解するにつれて、得られるシリカ材料内に多数の空隙部分が生じ、上記のように基板上に成膜される場合には、かくして多孔質化された薄膜構造が形成される。

【0016】

そして、この界面活性剤の分解または燃焼により、薄膜構造が虫食穴状空孔構造に形成されることが断面透過式電子顕微鏡で観察確認されているが、それにもかかわらず、この薄膜構造は、ヘキサゴナル構造などの周期構造の多孔質膜に劣らない強度を備えることが判明した。

40

【0017】

上記前駆体溶液に用いる物質の使用量は、前駆体たるアルコキシシラン化合物1モルに対して、水8～50モル、及び上記ポリオキシエチレンーポリオキシプロピレン縮合物0.1～0.5モルを添加したものが望ましい。また、このような混合組成溶液に、上記【化2】で示されるジメチルジアルコキシシラン化合物0.05～0.5モルを添加したもの、即ち、アルコキシシラン化合物1モルに対して、水8～50モル及びポリオキシエチレンーポリオキシプロピレン縮合物(【化1】)0.1～0.5モル、ジメチルジアルコキシシラン化合物(【化2】)0.05～0.5モルの混合比としたものをさらなる好適例とすることができる。

50

【0018】

上記したように、多孔質シリカ材料の前駆体溶液を半導体基板上に通常のスピンコート法などの塗布方法により塗布した後は、ついで公知の赤外線加熱炉などを用いて加熱処理し、水-アルコール系溶媒、酸またはアンモニア、及び界面活性剤、その他の物質などを蒸発させ、多孔質シリカ膜を形成する。この場合の加熱処理条件は、前記溶媒及び酸またはアンモニアなどを蒸発させることができる多孔質膜を得ることができる条件であれば、特に制限はない。

【0019】

なお、比誘電率の低い多孔質膜を得るためには、好ましくは、空気中で50～350℃程度の温度で処理して主として溶媒を蒸発させ、次いで、界面活性剤その他の有機物質などを蒸発させることのできる温度（例えば、250～500℃）で、得られる多孔質膜の構造が破壊されない時間の間加熱処理すればよい。

【0020】

このようにして得られる多孔質シリカ膜は、顕著な低比誘電率特性と低屈折率特性と高い強度を示し、半導体プロセスやディスプレイ分野において、十分実用的な機械的強度を持つ層間絶縁膜を得ることができる。

【0021】

また、本発明では、多孔質シリカ材料の前駆体として好ましくはTEOSなどのアルコキシシラン化合物を用いている。このものでは、界面活性剤の種類や添加量を調整して、例えば空隙率60%以上の低比誘電率の層間絶縁膜を作製することが可能であり、空隙率が高くなるに従って、例えば80%程度に達すると、絶縁膜を構成する材料の物性の比誘電率に対する寄与は少なくなり、空気が支配的になるため、非常に比誘電率の小さい層間絶縁膜が得られるのである。また、アルコキシシラン化合物の替りに加水分解可能なアルコキシドを用いても、アルコキシシラン化合物の場合と同様に多孔質膜を作製することができる。このようなアルコキシドとしては、例えば、 $Ti(OC_3H_7)_4$ 、 $Zr(OC_4H_9)_4$ などの周期表4A族に属するチタン、ジルコニウムなどのアルコキシドが用いられ得る。

【0022】

【実施例】

以下、本発明の実施例を、図面を参照して説明する。

【0023】

【実施例1】 TEOSとして1モルと H_2O として11モルと非イオン性界面活性剤として、

$OH(CH_2CH_2O)(CH(CH_3)CH_2O)_{15}(CH_2CH_2O)H \cdots$ [化3]

【化3】で示される平均分子量944のL31とを、エタノール中強酸性環境下室温で均一にした透明混合溶液を作成した。このときの、Du Nouy法による上記L31の表面張力は46.9 mN/mであった（0.1重量%濃度及び25℃）。ここで、該溶液中のTEOS 1モルに対する上記L31の添加量を0.25、0.31、0.45及び0.73モルの4種類に調整したものを用意し、それぞれ塗布液とした。

【0024】

半導体シリコン基板上に、各塗布液を2500 rpmでスピンコートした後、公知の赤外線加熱炉を用いて、該基板を、初めに大気雰囲気下180℃で1時間、次に、空気中400℃で1時間、それぞれ焼成処理した。これらの処理に要する条件、即ち、温度条件、昇温時間及び保持時間は、特に制限されるものではなく、これにより得られる多孔質シリカ膜の膜質性能を損なわない条件範囲であれば良い。また、最後に、ヘキサメチルジシラン（以下HMDSとも言う。）を N_2 中に含有させた混合蒸気を、1 kPaで公知の赤外線加熱炉に導入して400℃で30分間加熱処理をして多孔質シリカ膜が疎水性を備えるようにした。

【0025】

10

20

30

40

50

このようにして得られた各塗布液による多孔質シリカ膜について、1 MHz 設定時の水銀ブロープ法による比誘電率とナノインデンテーション法による弾性率及び硬度をそれぞれ測定したところ、下記【表1】に示す結果が得られた。

【0026】

【表1】

L31/TEOSモル比	比誘電率	弾性率 (GPa)	硬度 (GPa)
0.25	2.6	9.2	0.89
0.31	2.4	6.2	0.64
0.45	2.2	4.7	0.49
0.73	2.0	5.7	0.41

10

【0027】

【表1】から明らかなように、L31の添加量が多くなると形成される多孔質シリカ膜の比誘電率が低下することが分る。一方、添加量が大きくなると、溶液の表面張力及び粘度が増大するため基板への塗布が困難になり、特に8～12インチウェハ等の大面積基板上へ多孔質シリカ膜を均一に塗布形成することが困難になる。

【0028】

また、【実施例1】により得られた多孔質シリカ膜の走査型電子顕微鏡（SEM）写真の一例（L31/TEOS=0.73）を図1（a）及び（b）に示す。

20

【0029】

図1の写真より、比誘電率の実測値から多孔質シリカ膜の空隙率は40%以上であると推測されるにもかかわらず、SEM写真からは空孔が観測されず、数nmオーダーの微小空孔が形成されていることが分る。

【0030】

【比較例1～3】従来の多孔質シリカ膜（JSR社製LKD5109、旭化成社製ALCAP-55100及び富士通社製Porous silica）と、L31のモル比0.73における【実施例1】とを比較したところ下記【表2】に示す結果が得られた。なお、【実施例1】中の屈折率の測定には、分光エリファソメトリにて波長633nmでの屈折率の値を用い、【比較例1】において弾性率及び硬度に実測値を用いた以外は文献公表値を用いている。

30

【0031】

【表2】

	多孔質膜種類	比誘電率	屈折率	弾性率 (GPa)	硬度 (GPa)
【実施例1】	(L31/TEOS=0.73)	2.0	1.21	5.7	0.41
【比較例1】	LKD5109	2.2	1.25	3.2	0.45
【比較例2】	ALCAP5100	2.2	1.27	3.3	—
【比較例3】	Porous silica	2.20 ～2.25	1.275	5.5 ～6.0	0 ～0.7

40

【0032】

【表2】から、本発明により形成される多孔質シリカ膜は、従来例のものより低比誘電率及び低屈折率を有するにもかかわらず、高い弾性率を備えると共に硬度においても遜色のないものであることが分る。

【0033】

【実施例2】 TEOSとして0.85モルとH₂Oとして11モルとジメチルジメトキシシラン（以下、DMDMOSとも言う。）として0.15モルと非イオン性界面活性剤

50

として0.017モルの

$\text{OH}(\text{CH}_2\text{CH}_2\text{O})_{15}(\text{CH}(\text{CH}_3)\text{CH}_2\text{O})_{55}(\text{CH}_2\text{CH}_2\text{O})_{15}\text{H}$
 ...【化4】

【化4】で示される平均分子量4648のP103とを、エタノール中強酸性環境下室温で均一にした透明混合溶液を作成した。その後、この混合溶液に、【化3】で示されるL31として0.11モルを混合して均一な混合溶液を作成した。このときの、Du Nouy法による上記P103の表面張力は34.4mN/mであった(0.1重量%濃度及び25℃)。

【0034】

この混合溶液を塗布液として、【実施例1】と同様の条件で、多孔質シリカ膜を形成し、比誘電率と弾性率及び硬度とをそれぞれ測定したところ、下記【表3】に示す結果が得られた。

10

【0035】

【比較例5】 【化3】で示されるL31の替りに、【化4】で示されるP103として0.053モルをさらに用いた以外は、【実施例2】と同様にして塗布液を作成した。これにより多孔質シリカ膜を形成し、比誘電率と弾性率及び硬度とをそれぞれ測定したところ、下記【表3】に示す結果が得られた。

【0036】

【表3】

	界面活性剤種類	比誘電率	弾性率 (GPa)	硬度 (GPa)
【実施例2】	P103+L31	1.85	4.2	0.35
【比較例5】	P103のみ	1.83	1.5	0.16

20

【0037】

【表3】から、L31を加えて形成した多孔質シリカ膜は、P103のみで形成したものと比較して、同等の比誘電率を示しながら、機械的強度が2倍以上に向上することが分る。

【0038】

また、【実施例2】により得られた多孔質シリカ膜の走査型電子顕微鏡(SEM)写真を図2(a)及び(b)に示す。

30

【0039】

図2の写真より、【実施例2】により得られる多孔質シリカ膜は【実施例1】のものより平滑性に優れていることが分る。また、【実施例1】の場合と同様に空孔が観測されず、数nmオーダーの微小空孔が形成されていることが分る。

【0040】

【実施例3】 TEOSとして0.85モルとH₂Oとして11モルとジメチルジエトキシシラン(以下、DMDEOSとも言う。)として0.15モルと非イオン性界面活性剤として0.12モルの

40

$\text{OH}(\text{CH}_2\text{CH}_2\text{O})_{13}(\text{CH}(\text{CH}_3)\text{CH}_2\text{O})_{20}(\text{CH}_2\text{CH}_2\text{O})_{13}\text{H}$
 ...【化5】

【化5】で示される平均分子量2800のP45とを、エタノール中強酸性環境下室温で均一にした透明混合溶液を作成した。このときの、Du Nouy法による上記P45の表面張力は46.3mN/mであった(0.1重量%濃度及び25℃)。

【0041】

この混合溶液を塗布液として、半導体シリコン基板上に1200nmでスピンコートした後、公知の赤外線加熱炉を用いて、該基板を、空气中400℃で1時間焼成処理した。なお、400℃までの昇温時間は15分とした。これらの処理に要する条件、即ち、温度条件、昇温時間及び保持時間は、特に制限されるものではなく、これにより得られる多孔

50

質シリカ膜の膜質性能を損なわない条件範囲であれば良い。また、最後に、HMDSをN₂中に含有させた混合蒸気を、1 kPaで公知の赤外線加熱炉に導入して400℃で1時間熱処理をして多孔質シリカ膜が疎水性を備えるようにした。

【0042】

このようにして得られた多孔質シリカ膜に対して、【実施例1】中の【表2】と同様の条件で、比誘電率、屈折率、弾性率及び硬度をそれぞれ測定したところ、下記【表4】に示す結果が得られた。

【0043】

なお、上記塗布液中にDMDEOSを添加しない場合は、得られる多孔質シリカ膜が2次元の六方細密構造(Hexagonal配列)の空孔構造となり、比誘電率が上昇してしまうことが分っている。

【0044】

【比較例6～8】従来の多孔質シリカ膜(JSR社製LKD5109、旭化成社製ALCAP-55100及び富士通社製Porous Silica)の各物性を下記【表4】に示す。なお、【比較例6】において弾性率及び硬度に実測値を用いた以外は文献公表値を用いている。

【0045】

【表4】

	多孔質膜種類	比誘電率	屈折率	弾性率 (GPa)	硬度 (GPa)
【実施例3】	(P45/TEOS=0.12)	2.2	1.218	5.0	0.50
【比較例6】	LKD5109	2.2	1.250	3.2	0.45
【比較例7】	ALCAP5100	2.2	1.270	3.3	-
【比較例8】	Porous silica	2.20 ~2.25	1.275	5.5 ~6.0	0 ~0.7

10

20

30

40

50

【0046】

【表4】から、本発明により形成される多孔質シリカ膜は、従来例のものと同等の比誘電率を示しながら、低屈折率、高弾性率及び高硬度を達成していることが分る。

【0047】

また、【実施例3】により得られた多孔質シリカ膜に関し、表面及び断面の走査型電子顕微鏡(SEM)写真を図3(a)及び(b)に示す。

【0048】

図3の写真より、【実施例3】により得られる多孔質シリカ膜は【実施例1】及び【実施例2】の場合と同様に空孔が観測されず、SEM観察による検出限界以下の数nmオーダーの微小空孔が形成されていることが分る。

【0049】

そこで、【実施例3】により得られた多孔質シリカ膜に関し、表面及び断面の透過型電子顕微鏡(TEM)写真を図4(a)及び(b)に示す。ここで、観察試料に対して、膜中の空孔にRuO₄を充填する染色法を用い、空孔が暗点として示されている。

【0050】

図4の写真より、【実施例3】により得られる多孔質シリカ膜は、2～4nm径の空孔がWorm-Hole状(虫食穴状)に連結しながら均一に分散する空孔構造を備えていることが分る。

【0051】

【発明の効果】

以上の説明から明らかなように、本発明によれば、表面張力が比較的大きい非イオン性界面活性剤を添加することにより、機械的強度に優れた多孔質シリカ膜が形成される。また、その形成方法は、湿式法と焼成処理とを経る簡便なものである。

【0052】

また、上記界面活性剤に加え、ジメチルジアルコキシシラン化合物を添加することにより、虫食穴状空孔構造でありながら、ヘキサゴナル構造などの周期構造のものに劣らない強度を備えた多孔質シリカ膜が得られる。

【0053】

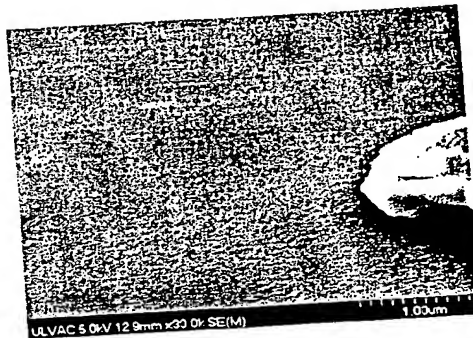
そして、このようにして形成される多孔質シリカ膜は、低比誘電率及び低屈折率を維持した機械的強度に優れたものであるため、半導体分野における低比誘電率の層間絶縁膜やディスプレイ分野における低屈折率膜として実用上の要求水準に合致したものとなり得る。

【図面の簡単な説明】

- 【図1】 (a) (b) [実施例1] で形成される多孔質シリカ膜のSEM写真
 【図2】 (a) (b) [実施例2] で形成される多孔質シリカ膜のSEM写真
 【図3】 (a) (b) [実施例3] で形成される多孔質シリカ膜のSEM写真
 【図4】 (a) (b) [実施例3] で形成される多孔質シリカ膜のTEM写真

【図1】

(a)



(b)

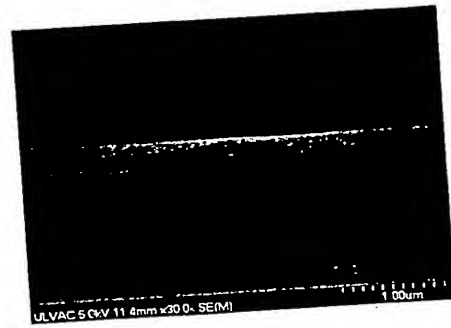


【図2】

(a)



(b)



【図 3】
(a)



ULVAC 5.0kV 12.5mm x10.0k SE(M) 500nm

(b)



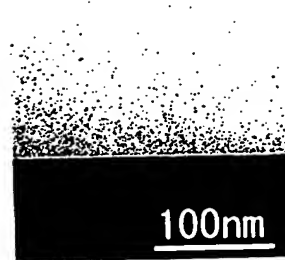
ULVAC 5.0kV 11.6mm x50.0k SE(M) 100nm

【図 4】
(a)



100nm

(b)



100nm

BEST AVAILABLE COPY